

Изменение № 3 ГОСТ 19480—74 Микросхемы интегральные. Термины, определения и буквенные обозначения электрических параметров

Утверждено и введено в действие Постановлением Государственного комитета СССР по стандартам от 28.10.87 № 4053

Дата введения 01.05.88

Вводная часть. Четвертый абзац исключить.  
Стандарт дополнить терминами — 221—230 и их определениями:

Термин	Буквенное обозначение		Определение
	отечественное	международное	

**ПАРАМЕТРЫ, ХАРАКТЕРНЫЕ ДЛЯ ИНТЕГРАЛЬНЫХ МИКРОСХЕМ УСИЛИТЕЛЕЙ НИЗКОЙ, ПРОМЕЖУТОЧНОЙ И ВЫСОКОЙ ЧАСТОТ**

221. Напряжение автоматической регулировки усиления интегральной микросхемы Напряжение АРУ	$U_{APY}$	$U_{AGC}$	Значение напряжения на регулирующем входе интегральной микросхемы, обеспечивающее регулирование коэффициента усиления в заданных пределах
222. Напряжение задержки автоматической регулировки усиления интегральной микросхемы Напряжение задержки АРУ	$U_{зд. APY}$	$U_{AGCd}$	Наибольшее абсолютное значение напряжения на управляющем входе интегральной микросхемы, при котором ее коэффициент усиления остается неизменным
223. Напряжение шума на выходе интегральной микросхемы	$U_{ш. вых}$	$U_{по}$	Напряжение собственных шумов на выходе интегральной микросхемы при закороченном входе
224. Ток автоматической регулировки усиления интегральной микросхемы Ток АРУ	$I_{APY}$	$I_{AGC}$	Ток, протекающий через регулируемый вход интегральной микросхемы и обеспечивающий регулирование коэффициента усиления в заданных пределах

(Продолжение см. с. 412)

Термин	Буквенное обозначение		Определение
	отечественное	международное	
225. Диапазон регулировки коэффициента усиления напряжения (тока, мощности) интегральной микросхемы	$\Delta K_{yU}$ $\Delta K_{yI}$ $\Delta K_{yP}$	$\Delta A_U$ $\Delta A_I$ $\Delta A_P$	Отношение наибольшего значения коэффициента усиления напряжения (тока, мощности) к его наименьшему значению при воздействии на интегральную микросхему управляющего электрического сигнала
226. Коэффициент шума интегральной микросхемы	$K_{ш}$	$F_n$	Отношение среднеквадратического напряжения шума на выходе интегральной микросхемы к среднеквадратическому напряжению шума источника входного сигнала в заданной полосе частот
227. Коэффициент интермодуляционных искажений интегральной микросхемы	$K_{им}$	$a_d$	Отношение среднеквадратической амплитуды колебаний боковых частот к амплитуде высокочастотного колебания на выходе интегральной микросхемы, выраженное в процентах
228. Коэффициент полезного действия интегральной микросхемы	$\eta$	$\eta$	Отношение выходной мощности интегральной микросхемы к потребляемой мощности
229. Крутизна проходной характеристики интегральной микросхемы	$S_n$	$S_{TR}$	Отношение выходного тока интегральной микросхемы к вызвавшему его входному напряжению в заданном электрическом режиме
230. Отношение сигнал/шум интегральной микросхемы	$N_n$	$N_n$	Отношение эффективного значения выходного напряжения интегральной микросхемы, содержащего только низкочастотные составляющие, соответствующие частотам модулирующего напряжения, к эффективному значению выходного напряжения при немодулированном сигнале в заданной полосе частот.

(Продолжение см. с. 413)

*(Продолжение изменения к ГОСТ 19480—74)*

Алфавитный указатель терминов дополнить терминами (в алфавитном порядке):

Диапазон регулировки коэффициента усиления мощности интегральной микросхемы	225
Коэффициент регулировки коэффициента усиления напряжения интегральной микросхемы	225
Коэффициент регулировки коэффициента усиления тока интегральной микросхемы	225
Коэффициент интермодуляционных искажений интегральной микросхемы	227
Коэффициент полезного действия интегральной микросхемы	228
Коэффициент шума интегральной микросхемы	226
Крутизна проходной характеристики интегральной микросхемы	229
Напряжение АРУ	221

*(Продолжение см. с. 414)*

(Продолжение изменения к ГОСТ 19480—74)

Напряжение автоматической регулировки усиления интегральной микросхемы	221
Напряжение задержки АРУ	222
Напряжение задержки автоматической регулировки усиления интегральной микросхемы	222
Напряжение шума на выходе интегральной микросхемы	223
Отношение сигнал/шум интегральной микросхемы	230
Ток АРУ	224
Ток автоматической регулировки усиления интегральной микросхемы	224

(ИУС № 1 1988 г.)