

**МИНИСТЕРСТВО ТРУДА И СОЦИАЛЬНОЙ ЗАЩИТЫ  
РОССИЙСКОЙ ФЕДЕРАЦИИ**

**П Р И К А З**

11 апреля 2014г.

№ 235Н

Москва

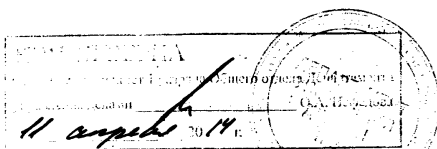
**Об утверждении профессионального стандарта  
«Специалист по функциональной верификации и разработке тестов  
функционального контроля наноразмерных интегральных схем»**

В соответствии с пунктом 22 Правил разработки, утверждения и применения профессиональных стандартов, утвержденных постановлением Правительства Российской Федерации от 22 января 2013 г. № 23 (Собрание законодательства Российской Федерации, 2013, № 4, ст. 293),  
п р и к а з ы в а ю:

Утвердить прилагаемый профессиональный стандарт «Специалист по функциональной верификации и разработке тестов функционального контроля наноразмерных интегральных схем».

Министр

 М.А. Топилин



# ПРОФЕССИОНАЛЬНЫЙ СТАНДАРТ

Специалист по функциональной верификации и разработке тестов  
функционального контроля наноразмерных интегральных схем

90

Регистрационный номер

## I. Общие сведения

Функциональная верификация и разработка тестов функционального контроля  
наноразмерных интегральных схем (ИС) 40.019  
(наименование вида профессиональной деятельности) Код

Основная цель вида профессиональной деятельности:

Обеспечение качества и соответствия моделей всех уровней абстракции (согласно маршруту  
разработки ИС) наноразмерной ИС заявленным спецификациям и характеристикам,  
подтверждение заявленных функциональных и электрических параметров изготовленных ИС

Вид трудовой деятельности (группа занятий):

2132	Программисты	2144	Инженеры-электроники, инженеры по связи и приборостроению
(код ОКЗ <sup>1</sup> )	(наименование)	(код ОКЗ)	(наименование)

Отнесение к видам экономической деятельности:

32.10.6	Производство интегральных схем, микросборок и микромодулей
(код ОКВЭД <sup>2</sup> )	(наименование вида экономической деятельности)

## II. Описание трудовых функций, входящих в профессиональный стандарт (функциональная карта вида трудовой деятельности)

Обобщенные трудовые функции			Трудовые функции		
код	наименование	уровень квалификации	наименование	код	уровень (подуровень) квалификации
А	Разработка функциональных тестов и элементов среды верификации моделей интегральной схемы и ее составных блоков	6	Разработка функциональных тестов и элементов среды верификации моделей интегральной схемы и ее составных блоков	А/01.6	6
			Разработка функциональных тестов для моделей сложнофункциональных блоков (СФ-блоков) и ИС на языках описания и верификации аппаратуры	А/02.6	
			Разработка тестовых программ или генераторов тестовых программ для модели ИС на языках программирования целевой системы	А/03.6	
В	Выполнение работ по тестированию, определению характеристик и отбраковке интегральных схем	6	Разработка эталонных образцов тестовых воздействий, используемых измерительным оборудованием для отбраковки интегральных схем	В/01.6	6
			Разработка программ измерения для АИС, проверяющих определенные свойства или параметры ИС	В/02.6	
			Сборка программно-аппаратного измерительного комплекса, обеспечивающего автоматизированное тестирование ИС	В/03.6	
			Исследование функциональных параметров ИС на опытной партии кристаллов	В/04.6	
			Исследование электрических параметров ИС на опытной партии кристаллов	В/05.6	
			Постпроизводственная верификация ИС	В/06.6	
			Тестирование кристаллов ИС в целях отбраковки	В/07.6	
С	Выполнение работ по верификации моделей	7	Разработка верификационных планов для ИС и составляющих ее СФ-блоков	С/01.7	7

	интегральной схемы и ее составных блоков		Проверка работоспособности целевого программного обеспечения (ПО) на модели и прототипе ИС	C/02.7	
			Исследование функциональных и электрических параметров моделей СФ-блоков и ИС в предельно-допустимых и предельных режимах	C/03.7	
			Проведение предварительного анализа результатов тестов	C/04.7	
D	Выполнение работ по созданию сред верификации моделей, сопровождению разработки прототипов ИС и составляющих ее блоков	7	Разработка структуры среды верификации ИС или СФ-блоков	D/01.7	7
			Разработка высокоуровневых (эталонных) моделей СФ-блоков	D/02.7	
			Разработка сред верификации для модели ИС и СФ-блоков	D/03.7	
			Сопровождение процесса создания программного прототипа ИС	D/04.7	
			Сопровождение процесса создания аппаратного прототипа ИС	D/05.7	
E	Разработка и внедрение методов верификации СФ-блоков и ИС	8	Разработка маршрута функциональной верификации СФ-блоков и ИС	E/01.8	8
			Проведение регулярного анализа полноценности и эффективности этапов существующего маршрута верификации	E/02.8	
			Разработка стратегии и методологии верификации конкретных ИС и СФ-блоков	E/03.8	
F	Разработка и внедрение методов тестирования и исследования СФ-блоков и ИС	8	Выработка требований к средствам тестирования и диагностики, закладываемых в проект ИС	F/01.8	8
			Выработка требований к аппаратным средствам для исследования и отбраковки ИС	F/02.8	
			Разработка методик тестирования (измерение параметров и функциональный контроль) для ИС и составляющих ее СФ-блоков	F/03.8	
			Разработка требований к измерительной оснастке для автоматизированного измерительного оборудования	F/04.8	
G	Руководство деятельностью	8	Подготовка исполнителей к работе с существующими	G/01.8	8

	инженеров-верификаторов		средами верификации в рамках принятого маршрута		
			Планирование, организация и контроль деятельности подчиненных	G/02.8	
			Контроль полноценности верификационных планов и сред верификации ИС и СФ-блоков	G/03.8	
			Контроль результатов процесса верификации ИС и СФ-блоков	G/04.8	
			Разработка предложений и формирование планов закупки предприятием аппаратных и программных средств верификации ИС и СФ-блоков	G/05.8	
Н	Руководство деятельностью инженеров-тестировщиков	8	Планирование, организация и контроль деятельности подчиненных	Н/01.8	8
			Подготовка исполнителей к работе с существующими средами тестирования в рамках принятого маршрута	Н/02.8	
			Контроль разработки, наладки и оценки влияния измерительной оснастки на измеряемые параметры	Н/03.8	
			Планирование, организация и контроль взаимодействия с разработчиками ИС, верификаторами ИС и программистами	Н/04.8	

### III. Характеристика обобщенных трудовых функций

#### 3.1. Обобщенная трудовая функция

Наименование	Разработка функциональных тестов и элементов среды верификации моделей интегральной схемы и ее составных блоков	Код	A	Уровень квалификации	6
Происхождение обобщенной трудовой функции	Оригинал <input checked="" type="checkbox"/>	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта

Возможные наименования должностей	Стажер-верификатор Инженер-программист (инженер – верификатор интегральных схем, специалист по функциональной верификации ИС)
-----------------------------------	--

Требования к образованию и обучению	Высшее образование – бакалавриат, магистратура
Требования к опыту практической работы	Не менее одного года в области верификации и разработки тестов функционального контроля наноразмерных интегральных схем
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке <sup>3</sup>

#### Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроники, инженеры по связи и приборостроению
ОКСО <sup>4</sup>	210100	Электроника и микроэлектроника
	230100	Информатика и вычислительная техника

#### 3.1.1. Трудовая функция

Наименование	Разработка функциональных тестов и элементов среды верификации моделей интегральной схемы и ее составных блоков	Код	A/01.6	Уровень (подуровень) квалификации	6
Происхождение трудовой функции	Оригинал <input checked="" type="checkbox"/>	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта

Трудовые действия	Изучение описания стандартов и (или) конкурсной документации (КД) на СФ-блок, а также верификационные планы соответствующих СФ-
-------------------	---

**блоков**

Выявление набора свойств и тестовых сценариев, которые должны быть реализованы для полноценной верификации СФ-блока, в соответствии со стандартами и (или) КД на СФ-блок

Изучение описания сред верификации, в которых предполагается использование верификационного компонента, и выявление всех основных способов интеграции верификационного компонента в тестовые окружения и/или среды верификации и основные сценарии использования компонента

Уточнение набора дополнительных требований к компоненту, обусловленных требованиями унификации верификационных компонентов (в случае, если разрабатываемый компонент будет повторно использоваться)

Создание кода верификационного компонента

Создание примеров использования верификационного компонента в базовых режимах

Отладка верификационного компонента и тестовых примеров его использования

Составление документации на верификационный компонент

Сопровождение верификационного компонента с дополнением примеров его использования и исправлением обнаруженных ошибок

**Необходимые умения**

Читать и переводить профессионально ориентированные тексты на английском языке

Разрабатывать верификационные компоненты для конкретного аппаратного стандарта

Использовать методики верификации СФ-блоков и ИС при создании верификационных компонентов

Использовать целевые системы автоматизированного проектирования (САПР)

Проводить анализ и определять причины сбоев при прохождении тестов

Искать решения технических проблем в технической документации и с использованием современных информационных технологий

Пользоваться технической документацией

Разрабатывать документацию в соответствии со стандартом предприятия

Работать с системой отслеживания ошибок

**Необходимые знания**

Стандартные, полузаказные и заказные интегральные схемы большой (сверхбольшой) степени интеграции (БИС/СБИС), системы на кристалле (СнК), маршрут разработки и верификации

Основные принципы организации внутрикристалльной коммутации и магистралей в СнК, стандарты и интерфейсы

Шины и интерфейсы периферийных устройств

Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)

Типовые периферийные устройства, используемые совместно с СнК в конечных системах

Особенности взаимодействия блоков в составе СнК

Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)

Методики верификации СФ-блоков и ИС

Структура и основные характеристики верификационных компонентов

Теория вероятности, теория автоматов, необходимые для грамотного создания случайных тестов и анализа их полноценности

Языки верификации аппаратуры

Объектно-ориентированный подход в создании тестов и тестовых окружений СФ-блоков и ИС  
 Высокоуровневые языки программирования  
 Английский язык на уровне чтения и перевода технической документации  
 КД на ИС и СФ-блоки  
 Стандарты, реализованные в верифицируемых СФ-блоках и ИС  
 Описания сред верификации и тестовых окружений  
 Описание верификационного компонента  
 Особенности аппаратуры и алгоритмов в целевой области

Другие характеристики -

### 3.1.2. Трудовая функция

Наименование	Разработка функциональных тестов для моделей сложнофункциональных блоков и ИС на языках описания и верификации аппаратуры	Код	A/02.6	Уровень (подуровень) квалификации	6
Происхождение трудовой функции	Оригинал <input checked="" type="checkbox"/>	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	<p>Изучение стандартов, связанных с тестируемым блоком и документации на блок</p> <p>Уточнение особенностей поведения СФ-блоков и ИС у разработчиков ИС, сообщение им о недочетах в документации и обнаруженных ошибках в моделях СФ-блоков и ИС</p> <p>Уточнение особенностей поведения СФ-блоков и ИС у разработчиков ИС, сообщение им о недочетах в документации и обнаруженных ошибках в моделях СФ-блоков</p> <p>Создание кодов тестов СФ-блока или ИС в соответствии с верификационным планом и с учетом обнаруженных ранее ошибок</p> <p>Создание кодов, необходимых для средств формальной верификации блока или ИС</p> <p>Отладка созданных тестов на моделях блоков и ИС всех уровней абстракции, предусмотренных маршрутом</p> <p>Корректировка кода тестов по результатам анализа качества теста, выполненного специалистом более высокой квалификации</p> <p>Анализ результатов прохождения тестов</p> <p>Разработка документации на созданные тесты</p>				
Необходимые умения	<p>Формировать верификационный отчет</p> <p>Разрабатывать тесты с использованием современных языков и методик верификации</p> <p>Использовать методы и средства разработки тестовых сценариев и тестового кода, в том числе предоставляемые существующей средой верификации</p> <p>Эффективно применять типовые программные пакеты и системы, ориентированные на верификацию моделей ИС</p> <p>Проводить анализ и определять причины сбоев при прохождении тестов</p>				



## Необходимые знания

Определять источник ошибки, используя описание тестируемой системы на языке описания аппаратуры  
 Искать решения технических проблем в технической документации и с использованием современных информационных технологий  
 Пользоваться технической документацией  
 Разрабатывать документацию в соответствии со стандартом  
 Работать с системой отслеживания ошибок  
 Стандартные, полузаказные и заказные БИС/СБИС, СнК, маршрут разработки и верификации  
 Базовые примитивы цифровой схемотехники (сумматоры, триггеры, регистры и т. п.) и особенности их реализации  
 Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров  
 Типовые архитектуры и состав СнК  
 Основные принципы организации внутрикристалльной коммутации и магистралей в СнК, стандарты и интерфейсы  
 Шины и интерфейсы периферийных устройств  
 Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)  
 Особенности взаимодействия блоков в составе СнК  
 Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)  
 Методики верификации СФ-блоков и ИС  
 Синтаксический и семантический анализ  
 Английский язык на уровне чтения и перевода технической документации  
 Теория вероятности, теория автоматов, необходимые для грамотного создания случайных тестов и анализа их полноценности  
 Теория автоматов, модели конечных автоматов, анализ поведения  
 Особенности аппаратуры и алгоритмов в целевой области  
 Языки верификации аппаратуры  
 Объектно-ориентированный подход в создании тестов и тестовых окружений СФ-блоков и ИС  
 Языки описания аппаратуры  
 Реализация всех базовых логических примитивов и автоматов в виде моделей уровня регистровых передач с использованием языков описания аппаратуры  
 Требования к синтезируемому коду, создаваемому на языках описания аппаратуры  
 Конструкторская документация  
 Верификационный план  
 КД на СФ-блоки и ИС  
 Верификационный отчет

Другие характеристики -

## 3.1.3. Трудовая функция

Наименование	Разработка тестовых программ или генераторов тестовых программ для модели ИС на языках программирования целевой системы		Код	А/03.6	Уровень (подуровень) квалификации	6
Происхождение трудовой функции	Оригинал	X	Заемствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	<p>Создание код тестов или генераторов тестов, исполняемых вычислительными ресурсами ИС, в соответствии с верификационным планом и учетом обнаруженных ранее ошибок</p> <p>Уточнение особенностей поведения СФ-блоков и ИС у разработчиков ИС, сообщение им о недочетах документации и обнаруженных ошибках в моделях СФ-блоков и ИС</p> <p>Отладка созданных тестов или генераторов тестов на моделях ИС всех уровней абстракции, предусмотренных маршрутом разработки ИС</p> <p>Корректировка кода тестов или генераторов тестов по результатам анализа качества теста, выполненного ведущим специалистом</p> <p>Анализ результатов прохождения тестов</p> <p>Формирование верификационного отчета</p>					
Необходимые умения	<p>Разработка документации на созданные тесты или генераторы тестов</p> <p>Создавать программы для систем на кристалле</p> <p>Использовать инструментальные средства для разработки и отладки программ для систем на кристалле</p> <p>Использовать актуальные САПР</p> <p>Отлаживать тестовые программы для систем на кристалле с использованием штатных средств отладки</p> <p>Отлаживать программы для систем на кристалле с использованием САПР для моделирования аппаратуры</p> <p>Определять источник ошибки, используя описание тестируемой системы на языке описания аппаратуры</p> <p>Искать решения технических проблем в технической документации и с использованием современных информационных технологий</p> <p>Пользоваться технической документацией</p> <p>Разрабатывать документацию в соответствии со стандартом предприятия</p> <p>Работать с системой отслеживания ошибок</p>					
Необходимые знания	<p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Базовые примитивы цифровой схемотехники (сумматоры, триггеры, регистры и т. п.) и особенности их реализации</p> <p>Маршрут разработки и верификации</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СнК</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p>					

	<p>Особенности взаимодействия блоков в составе СнК</p> <p>Встраиваемые операционные системы (ОС) и ОС реального времени, общая информация</p> <p>Разработка прикладных программ для встраиваемых ОС и ОС реального времени</p> <p>Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)</p> <p>Методики верификации СФ-блоков и ИС</p> <p>Верификация, тестирование и отладка программных систем</p> <p>Английский язык на уровне чтения и перевода технической документации</p> <p>Теория вероятности, теория автоматов, необходимые для грамотного создания случайных тестов и анализа их полноценности</p> <p>Языки описания аппаратуры</p> <p>Высокоуровневые языки программирования</p> <p>Языки программирования для встраиваемых систем</p> <p>Языки ассемблера процессорных ядер общего назначения, процессорных ядер ЦОС, специализированных процессорных ядер</p> <p>Особенности разработки ПО для встраиваемых систем</p> <p>Конструкторская документация</p> <p>Верификационный план</p> <p>КД на СФ-блоки и ИС</p> <p>Верификационный отчет</p>
Другие характеристики	-

### 3.2. Обобщенная трудовая функция

Наименование	Выполнение работ по тестированию, определению характеристик и отбраковке интегральных схем		Код	В	Уровень квалификации	6
Происхождение обобщенной трудовой функции	Оригинал	<input checked="" type="checkbox"/>	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Возможные наименования должностей	Инженер-тестировщик, Инженер-программист (инженер – тестировщик интегральных схем, специалист по тестированию ИС)					
Требования к образованию и обучению	Высшее образование – бакалавриат, магистратура Область – электроника и нанoeлектроника					
Требования к опыту практической работы	Не менее одного года					
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке					

## Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроники, инженеры по связи и приборостроению
ОКСО	210100	Электроника и микροэлектроника
	230100	Информатика и вычислительная техника

## 3.2.1. Трудовая функция

Наименование	Разработка эталонных образцов тестовых воздействий, используемых измерительным оборудованием для отбраковки интегральных схем	Код	В/01.6	Уровень (подуровень) квалификации	6
--------------	---	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта
	Трудовые действия	<p>Формирование векторов тестовых воздействий с учетом характеристик измерительного оборудования</p> <p>Уточнение у разработчиков ИС особенностей архитектуры блока, у верификаторов ИС особенностей тестирования блока и анализ с ними существующего набора функциональных тестов</p> <p>Оценка степени покрытия полученных тестовых векторов</p> <p>Оценка времени прохождения тестовых векторов и выявление избыточных векторов</p> <p>По результатам оценки покрытия тестов дополнение и корректировка тестовых векторов</p>			
Необходимые умения	<p>Работать с проектной документацией</p> <p>Работать со спецификацией СнК</p> <p>Работать с документацией современного измерительного оборудования</p> <p>Формировать тестовые векторы с помощью САПР в автоматическом и полуавтоматическом режиме</p> <p>Оценивать необходимые ресурсы измерительного оборудования для реализации тестов</p> <p>Прорабатывать взаимодействие измерительного оборудования с СнК на каждом этапе тестирования</p> <p>Распределить измерение требуемых характеристик по этапам тестирования СнК</p>				
	Необходимые знания	<p>Языки программирования и описания функционального поведения разрабатываемой СнК</p> <p>Языки описания аппаратуры</p> <p>Знание архитектуры современных СнК</p> <p>Знание методов формирования и представления векторов тестовых воздействий</p> <p>Архитектура СнК, методы инициализации СФ-блоков</p> <p>Знание особенностей функционирования современных СнК и влияния</p>			

	СФ-блоков Знание функциональных возможностей современного измерительного оборудования, методов формирования и кодирования сигналов тестовых воздействий
Другие характеристики	-

### 3.2.2. Трудовая функция

Наименование	Разработка программ измерения для АИС, проверяющие определенные свойства или параметры ИС	Код	В/02.6	Уровень (подуровень) квалификации	6
Происхождение трудовой функции	Оригинал <input checked="" type="checkbox"/>	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	<p>Разработка тестовых программ, использующих набор тестовых векторов, программ для автоматизированного измерительного оборудования</p> <p>Разработка программ управления автоматизированным измерительным оборудованием для измерения параметров ИС</p> <p>Отладка тестовых программ</p> <p>Составление документации на тестовые программы</p>				
Необходимые умения	<p>Работать с государственными и отраслевыми стандартами</p> <p>Работать с проектной документацией</p> <p>Работать с документацией современного измерительного оборудования</p> <p>Оценивать необходимые ресурсы измерительного оборудования для реализации тестов</p> <p>Оценивать аппаратные затраты со стороны СнК и измерительного оборудования</p> <p>Оценивать влияние измерительной оснастки на измеряемые параметры</p> <p>Подобрать по требуемым параметрам необходимое измерительное оборудование</p>				
Необходимые знания	<p>Специализированное ПО, поставляемое с измерительным оборудованием</p> <p>Языки программирования</p> <p>Методики измерения</p> <p>Специфики измерений блоков в составе выпускаемых СнК</p> <p>Архитектура СнК, методы инициализации СФ-блоков</p> <p>Визуальное программирование</p> <p>Направления влияния внешней и внутренней среды на параметры измеряемой ИС</p>				
Другие характеристики	-				

## 3.2.3. Трудовая функция

Наименование	Сборка программно-аппаратного измерительного комплекса, обеспечивающего автоматизированное тестирование ИС		Код	В/03.6	Уровень (подуровень) квалификации	6
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	Сбор отлаженных тестовых программ в соответствии с методиками измерения и контроля ИС Комплектация места измерения ИС необходимым измерительным оборудованием Отладка измерительной программы на всех этапах тестирования ИС Составление документации на программу тестирования ИС					
Необходимые умения	Работать с проектной документацией Работать со спецификацией СнК Работать с документацией современного измерительного оборудования Проработать эргономику отображения проверяемых параметров измерительной программы Создать программу автоматического формирования отчетов о проведенных измерениях					
Необходимые знания	Специализированное ПО, поставляемое с измерительным оборудованием Методы согласования электрических цепей Методы измерения электрических параметров Архитектура СнК Методы инициализации СФ-блоков					
Другие характеристики						

## 3.2.4. Трудовая функция

Наименование	Исследование функциональных параметров ИС на опытной партии кристаллов		Код	В/04.6	Уровень (подуровень) квалификации	6
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	Запуск тестов на образцах ИС в целях подтверждения заявленных функциональных параметров ИС Анализ корректности функционирования ИС при различных внешних условиях Анализ причин несоответствия заявленных и реальных характеристик ИС					

Необходимые умения	Отчет об исследовании функциональных параметров ИС, выявленных несоответствиях с техническим заданием (ТЗ) и их предполагаемых причинах Работать с проектной документацией Работать с документацией современного измерительного оборудования Выстраивать причинно-следственную связь в случае отклонения функционирования СнК от эталонного на каждом этапе тестирования
Необходимые знания	Специализированное ПО, поставляемое с измерительным оборудованием Методы согласования электрических цепей Методы измерения электрических параметров
Другие характеристики	-

### 3.2.5. Трудовая функция

Наименование	Исследование электрических параметров ИС на опытной партии кристаллов	Код	В/05.6	Уровень (подуровень) квалификации	6
Происхождение трудовой функции	Оригинал <input checked="" type="checkbox"/>	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	Запуск тестов на образцах ИС в целях подтверждения заявленных электрических параметров ИС Анализ электрических параметров ИС при различных внешних условиях Анализ причин несоответствия заявленных и реальных характеристик ИС Отчет об исследовании электрических параметров ИС, выявленных несоответствиях с ТЗ и их предполагаемых причинах				
Необходимые умения	Работать с проектной документацией Анализировать «адекватность» полученных результатов Оценивать влияние элементов измерительной оснастки на результаты измерений Выстраивать причинно-следственную связь в случае отклонения электрических параметров СнК от эталонных на каждом этапе тестирования				
Необходимые знания	Специализированное ПО, поставляемое с измерительным оборудованием Методы согласования электрических цепей Методы измерения электрических параметров				
Другие характеристики	-				

## 3.2.6. Трудовая функция

Наименование	Постпроизводственная верификация ИС	Код	В/06.6	Уровень (подуровень) квалификации	6
--------------	-------------------------------------	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала		
				Код оригинала	Регистрационный номер профессионального стандарта

Трудовые действия	<p>Запуск ОС на модели или прототипе ИС</p> <p>Запуск, отладка и доработка тестовых программ, использующих программные драйверы блоков, составляющих систему, в соответствии с особенностями периферийных блоков, входящих в состав измерительного стенда</p> <p>Запуск прикладных программ или тестовых программ, имитирующих прикладные программы на ИС</p> <p>Запуск генераторов тестовых сценариев и/или сгенерированных сторонним ПО тестовых сценариев</p> <p>Анализ состояния ИС и последовательности действий, вызвавших ошибку</p> <p>Анализ выявленных ошибок и уязвимостей ИС</p> <p>Отчет о прохождении тестов программно-аппаратного комплекса и уязвимых местах в аппаратуре ИС</p>
Необходимые умения	<p>Использовать инструментальные средства для разработки и отладки программ для систем на кристалле</p> <p>Отлаживать тестовые программы для встроенных систем с использованием штатных средств отладки</p> <p>Запускать и настраивать ОС на СпК</p> <p>Компилировать образ ОС, устанавливать и конфигурировать загрузчик ОС для СпК</p> <p>Создавать прикладные программы, исполняемые под ОС, запускаемой на СпК</p> <p>Разрабатывать и отлаживать программные драйверы для целевых ОС и СпК</p> <p>Искать решения технических проблем в технической документации и с использованием современных информационных технологий</p> <p>Пользоваться технической документацией</p> <p>Разрабатывать документацию в соответствии со стандартом предприятия</p> <p>Работать с системой отслеживания ошибок</p>
Необходимые знания	<p>Стандартные, полузаказные и заказные БИС/СБИС, СпК, маршрут разработки и верификации</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СпК</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Особенности взаимодействия блоков в составе СпК</p> <p>Встраиваемые ОС и ОС реального времени</p> <p>Организация и функционирование ОС, структура управляющей</p>



программы, управление памятью, управление процессами, управление устройствами, вводом и выводом

Инсталляция и конфигурирование ОС, начальная загрузка

Интерфейсы взаимодействия прикладного ПО с программными драйверами

Принципы разработки программных драйверов для встраиваемых ОС

Разработка прикладных программ для встраиваемых ОС и для ОС реального времени

Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)

Английский язык на уровне чтения и перевода технической документации

Языки описания аппаратуры

Языки программирования для встраиваемых систем

Языки Ассемблера, процессорных ядер общего назначения, процессорных ядер ЦОС, специализированных процессорных ядер

Особенности разработки ПО для встраиваемых систем

Оценка эффективности программных средств

Инструментальные средства для разработки и отладки программ (в том числе для встраиваемых систем)

Методы и алгоритмы цифровой обработки сигналов

Особенности аппаратуры и алгоритмов в целевой области

Управляемость и наблюдаемость, способы их повышения

Средства отладки и диагностики ИС

Средства самодиагностики ИС

Другие характеристики -

### 3.2.7. Трудовая функция

Наименование	Тестирование кристаллов ИС в целях отбраковки	Код	В/07.6	Уровень (подуровень) квалификации	6
--------------	---	-----	--------	-----------------------------------	---

Происхождение трудовой функции

Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта
----------	---	---------------------------	---------------	---

Трудовые действия	Тестирование партии ИС Сортировка бракованных ИС по типам брака Оформление сопроводительной документации
Необходимые умения	Определять дефекты Анализировать типы брака Выстроить причинно-следственную связь в случае отклонения функционирования СнК от эталонного на каждом этапе тестирования Выстраивать причинно-следственную связь в случае отклонения электрических параметров СнК от эталонных на каждом этапе тестирования
Необходимые знания	Специализированное ПО, поставляемое с измерительным оборудованием Назначение применяемого измерительного оборудования, правила работы с ним

Типы брака, дефектов  
Требования ТЗ  
Правила оформления сопроводительной документации

Другие характеристики -

### 3.3. Обобщенная трудовая функция

Наименование	Выполнение работ по верификации моделей интегральной схемы и ее составных блоков	Код	С	Уровень квалификации	7
--------------	--	-----	---	----------------------	---

Происхождение обобщенной трудовой функции	Оригинал	X	Займствовано из оригинала		
				Код оригинала	Регистрационный номер профессионального стандарта

Возможные наименования должностей	Инженер-верификатор Инженер-программист (инженер-верификатор интегральных схем, специалист по функциональной верификации ИС)
-----------------------------------	---

Требования к образованию и обучению	Высшее образование – бакалавриат, магистратура Область – электроника и нанoeлектроника
Требования к опыту практической работы	Не менее одного года
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке

#### Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроники, инженеры по связи и приборостроению
ОКСО	210100	Электроника и нанoeлектроника
	230100	Информатика и вычислительная техника

### 3.3.1. Трудовая функция

Наименование	Разработка верификационных планов для ИС и составляющих ее СФ-блоков	Код	С/01.7	Уровень (подуровень) квалификации	7
--------------	--	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала		
				Код оригинала	Регистрационный номер профессионального стандарта

Трудовые действия	<p>Изучение КД на ИС и составляющие ее СФ-блоки</p> <p>Изучение схем применения ИС и СФ-блоков</p> <p>Уточнение у разработчиков ИС особенностей функционирования СФ-блоков и ИС, обсуждение с ними верификационных планов устройств</p> <p>Уточнение у разработчиков ИС особенностей функционирования СФ-блоков и ИС, обсуждение с ними верификационных планов устройств</p> <p>Составление подробного перечня всех свойств, которые должны быть проверены</p> <p>Детализирование определенной для ИС или СФ-блока стратегии верификации, определение всех тестовых сценариев, которые должны быть выполнены для полноценной верификации ИС или блока</p> <p>Определение списка функциональных тестов, необходимых для верификации модели вентиляционного уровня</p> <p>Определение критериев окончания верификации ИС или блока</p>
Необходимые умения	<p>Составление верификационного плана</p> <p>Анализировать техническую документацию</p> <p>На основе анализа конструкторской документации выявлять все особенности ИС или конкретного СФ-блока</p> <p>Ранжировать особенности ИС или СФ-блока с точки зрения критичности для работоспособности конечного устройства</p> <p>Определять сценарии, позволяющие проверить конкретные особенности ИС или блока</p> <p>Определять трудоемкость реализации каждого из тестовых сценариев</p> <p>Проводить анализ сценариев тестирования СнК и детализировать требования к среде верификации</p> <p>Определять критерии окончания верификации ИС или блока</p>
Необходимые знания	<p>Составлять верификационный план ИС или СФ-блока</p> <p>Разрабатывать документацию в соответствии со стандартом предприятия</p> <p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Маршрут разработки и верификации</p> <p>Особенности ИС, содержащих несколько доменов тактового сигнала и несколько доменов питания</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СнК</p> <p>Основные принципы организации внутрикристалльной коммутации и магистралей в СнК</p> <p>Стандарты и интерфейсы</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Особенности взаимодействия блоков в составе СнК</p> <p>Методики верификации СФ-блоков и ИС</p> <p>Методики верификации сложных систем</p> <p>Структуры сред верификации СФ-блоков и ИС</p> <p>Типовые ошибки в интерфейсной аппаратуре, коммутационной логике, вычислительных ядрах, подсистеме памяти и особенности проявления таких ошибок</p> <p>Метрики оценки качества тестов</p> <p>Английский язык на уровне чтения и перевода технической документации</p>

Особенности аппаратуры и алгоритмов в целевой области  
 Конструкторская документация  
 Проектная документация  
 Элементы теории сложных систем

Другие характеристики -

### 3.3.2. Трудовая функция

Наименование	Проверка работоспособности целевого программного обеспечения на модели и прототипе ИС	Код	С/02.7	Уровень (подуровень) квалификации	7
--------------	---	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала		
				Код оригинала	Регистрационный номер профессионального стандарта

Трудовые действия	<p>Запуск ОС на модели или прототипе ИС</p> <p>Разработка тестовых программ, использующих программные драйверы блоков, составляющих систему</p> <p>Запуск прикладных программ или тестовых программ, имитирующих прикладные программы на модели/прототипе ИС</p> <p>Анализ механизмов взаимодействия прикладных программ со встроенным ПО, программными драйверами и аппаратурой</p> <p>Анализ эффективности исполнения ПО на модели ИС, выполнение поиска критических мест (с точки зрения взаимодействия с ПО) в архитектуре ИС, реализации СФ-блоков, интерфейсах межблочного взаимодействия</p> <p>Выработка рекомендаций по устранению критических мест с точки зрения взаимодействия ПО и аппаратуры</p> <p>Отчет о прохождении тестов программно-аппаратного комплекса и уязвимых местах в аппаратуре ИС</p>
-------------------	---

Необходимые умения	<p>Использовать инструментальные средства для разработки и отладки программ для систем на кристалле</p> <p>Отлаживать тестовые программы для встроенных систем с использованием штатных средств отладки</p> <p>Запускать и настраивать ОС на СнК</p> <p>Компилировать образ ОС, устанавливать и конфигурировать загрузчик ОС для СнК</p> <p>Создавать прикладные программы, исполняемые под ОС, запускаемой на СнК</p> <p>Разрабатывать и отлаживать программные драйверы для целевых ОС и СнК</p> <p>Искать решения технических проблем в технической документации и с использованием современных информационных технологий</p> <p>Пользоваться технической документацией</p> <p>Разрабатывать документацию в соответствии со стандартом предприятия</p>
--------------------	---

Необходимые знания	<p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Маршрут разработки и верификации</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p>
--------------------	---

Типовые архитектуры и состав СнК  
 Шины и интерфейсы периферийных устройств  
 Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)  
 Особенности взаимодействия блоков в составе СнК  
 Встраиваемые ОС и ОС реального времени  
 Организация и функционирование ОС, структура управляющей программы, управление памятью, управление процессами, управление устройствами, вводом и выводом  
 Установка и конфигурирование ОС, начальная загрузка  
 Интерфейсы взаимодействия прикладного ПО с программными драйверами  
 Принципы разработки программных драйверов для встраиваемых ОС  
 Разработка прикладных программ для встраиваемых ОС и для ОС реального времени  
 Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)  
 Английский язык на уровне чтения и перевода технической документации  
 Языки описания аппаратуры  
 Языки программирования для встраиваемых систем  
 Языки Ассемблера процессорных ядер общего назначения, процессорных ядер ЦОС, специализированных процессорных ядер  
 Особенности разработки ПО для встраиваемых систем  
 Оценка эффективности программных средств  
 Инструментальные средства для разработки и отладки программ (в том числе для встраиваемых систем)  
 Методы и алгоритмы цифровой обработки сигналов  
 Особенности аппаратуры и алгоритмов в целевой области

Другие характеристики -

### 3.3.3. Трудовая функция

Наименование	Исследование функциональных и электрических параметров моделей СФ-блоков и ИС в предельно-допустимых и предельных режимах	Код С/03.7	Уровень (подуровень) квалификации	7
Происхождение трудовой функции	Оригинал X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта

Трудовые действия	<p>Анализ потенциальных критических мест в архитектуре ИС (пропускная способность коммутационной логики и портов, производительность отдельных ядер, производительность всей системы в целом, потребляемая мощность)</p> <p>Уточнение у разработчиков ИС особенностей функционирования ИС и ее блоков и способов заведения ИС в предельные режимы, вместе с разработчиками ИС анализ результатов тестов на предельные режимы работы</p>
-------------------	---

Необходимые умения	<p>Разработка группы тестов, на которых подтверждаются пиковые функциональные характеристики СФ-блоков и ИС в предельно-допустимых режимах работы</p> <p>Разработка группы тестов, приводящих к максимальной загрузке всех узлов схемы и имитирующих худшие внешние условия для блоков или ИС</p> <p>Отладка всех созданных тестов</p> <p>Оценка полученных во всех тестах результатов для каждого из элементов системы, сверка полученных данных с требованиями ТЗ, выявление узких места в структуре блоков и ИС</p> <p>Отчет о прохождении тестов, в котором обозначает критические места архитектуры ИС и параметры, не удовлетворяющие требованиям ТЗ</p> <p>Создавать программы для целевой СнК</p> <p>Использовать инструментальные средства для разработки и отладки программ для систем на кристалле</p> <p>Отлаживать программы для систем на кристалле с использованием САПР для моделирования аппаратуры</p> <p>Определять источник ошибки, используя описание тестируемой системы на языке описания аппаратуры</p> <p>Определять степень загрузки ресурсов ИС тестами</p> <p>Использовать САПР для определения потребляемой мощности ИС на созданных тестах</p>
Необходимые знания	<p>Работать с системой отслеживания ошибок</p> <p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Маршрут разработки и верификации</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СнК</p> <p>Основные принципы организации внутрикристалльной коммутации и магистралей в СнК</p> <p>Стандарты и интерфейсы</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Особенности взаимодействия блоков в составе СнК</p> <p>Анализ эффективности аппаратной реализации СФ-блоков и СнК в целом</p> <p>Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры), умение использовать Английский язык на уровне чтения и перевода технической документации</p> <p>Теория автоматов, модели конечных автоматов, анализ поведения</p> <p>Особенности аппаратуры и алгоритмов в целевой области</p> <p>Языки описания аппаратуры</p> <p>Реализация всех базовых логических примитивов и автоматов в виде моделей уровня регистровых передач с использованием языков описания аппаратуры</p> <p>Высокоуровневые языки программирования</p> <p>Языки программирования для встраиваемых систем</p> <p>Языки ассемблера процессорных ядер общего назначения, процессорных ядер ЦОС, специализированных процессорных ядер</p> <p>Особенности разработки ПО для встраиваемых систем</p>

Оценка эффективности программных средств  
 Инструментальные средства для разработки и отладки программ (в том числе для встраиваемых систем)  
 Конструкторская документация  
 Проектная документация  
 Английский язык на уровне чтения и перевода технической документации  
 Теория автоматов, модели конечных автоматов, анализ поведения  
 Особенности аппаратуры и алгоритмов в целевой области  
 Языки описания аппаратуры

Другие характеристики -

### 3.3.4. Трудовая функция

Наименование	Проведение предварительного анализа результатов тестов	Код	C/04.7	Уровень (подуровень) квалификации	7
--------------	--	-----	--------	-----------------------------------	---

Происхождение трудовой функции

Оригинал  Заимствовано из оригинала

Код оригинала  
 Регистрационный номер профессионального стандарта

Трудовые действия

Анализ тестов, дающих сбой, причину которого не смогли установить специалисты более низкой квалификации  
 Оценка качества созданных тестов  
 Формулировка списка недочетов, обнаруженных в тестах для их устранения верификаторами более низкой квалификации  
 Систематизирование обнаруженных в ИС или составляющих ее блоках ошибки и недочеты  
 Подготовка верификационного отчета

Необходимые умения

Использовать инструментальные средства для разработки и отладки программ для систем на кристалле  
 Отлаживать программы для систем на кристалле с использованием САПР для моделирования аппаратуры  
 Определять источник ошибки, используя описание тестируемой системы на языке описания аппаратуры  
 Проводить анализ качества тестов  
 Систематизировать и ранжировать ошибки в тестах и аппаратуре  
 Ориентироваться в нестандартных условиях и ситуациях, анализировать возникающие проблемы, разрабатывать и осуществлять план действий  
 Работать с системой отслеживания ошибок

Необходимые знания

Стандартные, полузаказные и заказные БИС/СБИС, СнК  
 Маршрут разработки и верификации  
 Базовые примитивы цифровой схемотехники (сумматоры, триггеры, регистры и т. п.) и особенности их реализации  
 Особенности ИС, содержащих несколько доменов тактового сигнала и несколько доменов питания  
 Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров  
 Типовые архитектуры и состав СнК

Основные принципы организации внутрикристалльной коммутации и магистралей в СпК. Стандарты и интерфейсы  
 Шины и интерфейсы периферийных устройств  
 Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)  
 Типовые периферийные устройства, используемые совместно с СпК в конечных системах  
 Особенности взаимодействия блоков в составе СпК  
 Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)  
 Методики верификации СФ-блоков и ИС  
 Методики верификации сложных систем  
 Верификация, тестирование и отладка программных систем  
 Синтаксический и семантический анализ  
 Структура и основные характеристики верификационных компонентов  
 Метрики оценки качества тестов  
 Английский язык на уровне чтения и перевода технической документации  
 Теория автоматов, модели конечных автоматов, анализ поведения  
 Языки верификации аппаратуры  
 Языки описания аппаратуры  
 Реализация всех базовых логических примитивов и автоматов в виде моделей уровня регистровых передач с использованием языков описания аппаратуры  
 Высокоуровневые языки программирования  
 Языки программирования для встраиваемых систем  
 Языки ассемблера процессорных ядер общего назначения, процессорных ядер ЦОС, специализированных процессорных ядер  
 Инструментальные средства для разработки и отладки программ (в том числе для встраиваемых систем)  
 Конструкторская документация  
 Проектная документация

Другие характеристики -

### 3.4. Обобщенная трудовая функция

Наименование	Выполнение работ по созданию сред верификации моделей, сопровождению разработки прототипов ИС и составляющих ее блоков	Код	D	Уровень квалификации	7
Происхождение обобщенной трудовой функции	Оригинал <input checked="" type="checkbox"/>	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Возможные наименования должностей	Ведущий инженер-верификатор, Инженер-программист (инженер-верификатор интегральных схем, специалист по функциональной верификации ИС)				



Требования к образованию и обучению	Высшее образование – бакалавриат, магистратура Область – электроника и нанoeлектроника
Требования к опыту практической работы	Не менее одного года
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке

## Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроники, инженеры по связи и приборостроению
ОКСО	210100	Электроника и нанoeлектроника
	230100	Информатика и вычислительная техника

## 3.4.1. Трудовая функция

Наименование	Разработка структуры среды верификации ИС или СФ-блоков	Код	D/01.7	Уровень (подуровень) квалификации	7
--------------	---	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	
	Код оригинала		Регистрационный номер профессионального стандарта	

Трудовые действия	<p>Анализ КД и верификационных планов ИС и СФ-блоков, выявление тестовых сценариев, реализация которых необходима для полноценной проверки СФ-блоков или ИС</p> <p>Составление перечня тестовых окружений и их возможностей, необходимых для верификации СФ-блока или ИС</p> <p>Составление списка необходимых верификационных компонентов и эталонных моделей блоков для реализации обозначенных тестовых окружений</p>
	<p>Анализ существующих верификационных компонентов (собственные и предлагаемые на рынке) с точки зрения пригодности для создания обозначенных тестовых окружений</p> <p>Составление списка верификационных компонентов, требующих покупки, разработки или доработки</p> <p>Определение, какие из разрабатываемых верификационных компонентов будут разрабатываться только для конкретного тестового окружения, а какие целесообразно разрабатывать для повторного использования в будущих окружениях или проектах</p> <p>Выбор методов и средств разработки тестовых окружений и верификационных компонентов в рамках существующего маршрута верификации, а также определение механизмов взаимодействия верификационных компонентов с тестовым окружением</p>

Необходимые умения	<p>Формулировка требований к верификационным компонентам, необходимых для сборки обозначенных тестовых окружений</p> <p>Разработка описания сред верификации и тестовых окружений</p> <p>Анализировать сценарии верификации СпК и детализировать требования к среде верификации</p> <p>Разрабатывать документацию в соответствии со стандартом предприятия</p> <p>Вести переписку с поставщиками верификационных компонентов с целью уточнения особенностей их функционирования и интеграции в среду верификации</p> <p>Анализировать техническую документацию на верификационные компоненты, сравнивать аналоги</p>
Необходимые знания	<p>Особенности ИС, содержащих несколько доменов тактового сигнала и несколько доменов питания</p> <p>Типовые архитектуры и состав СпК</p> <p>Основные принципы организации внутрикристальной коммутации и магистралей в СпК, стандарты и интерфейсы</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Особенности взаимодействия блоков в составе СпК</p> <p>Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)</p> <p>Особенности и сравнительные характеристики всех основных целевых продуктов САПР</p> <p>Методики верификации СФ-блоков и ИС</p> <p>Методики верификации сложных систем</p> <p>Структура и основные характеристики верификационных компонент</p> <p>Метрики оценки качества тестов</p> <p>Автоматизация верификации и отладки</p> <p>Номенклатура верификационных компонентов, предлагаемых на рынке и имеющихся в наличии предприятия, основные особенности и сравнительные характеристики</p> <p>Английский язык на уровне чтения и перевода технической документации</p> <p>Теория вероятности, теория автоматов, необходимые для грамотного создания случайных тестов и анализа их полноценности</p> <p>Управляемость и наблюдаемость, способы их повышения</p> <p>Методы и алгоритмы ЦОС</p> <p>Языки верификации аппаратуры</p> <p>Возможности скриптовых языков</p> <p>Правила создания программного кода для повторного использования и программных библиотек</p> <p>САПР и языки для описания и отладки алгоритмов</p> <p>Конструкторская документация</p> <p>Проектная документация</p>
Другие характеристики	-

## 3.4.2. Трудовая функция

Наименование	Разработка высокоуровневых (эталонных) моделей СФ-блоков		Код	D/02.7	Уровень (подуровень) квалификации	7
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	<p>Изучение спецификации на СФ-блок</p> <p>Изучение требований, предъявляемых к программному интерфейсу программных моделей СФ-блоков и ИС</p> <p>Разработка модели блока средней детализации для предварительного анализа выбранной архитектуры на целевом ПО</p> <p>Разработка модели высокой детализации для программного прототипирования системы</p> <p>Разработка эталонной модели блока высокой детализации для последующей интеграции в тестовое окружение блока</p> <p>Отладка программных моделей СФ-блока</p>					
Необходимые умения	<p>Читать техническую документацию</p> <p>Разрабатывать и отлаживать программные модели устройств</p> <p>Осуществлять анализ выбранной архитектуры целевому ПО</p> <p>Разрабатывать высокоуровневые модели малой и высокой степени детализации</p>					
Необходимые знания	<p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СнК</p> <p>Основные принципы организации внутрикристалльной коммутации и магистралей в СнК, стандарты и интерфейсы</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Требования к программному прототипу</p> <p>Особенности интерфейсов взаимодействия программных модулей в составе программного прототипа СнК</p> <p>Английский язык на уровне чтения и перевода технической документации</p> <p>Теория автоматов, модели конечных автоматов, анализ поведения</p> <p>Особенности аппаратуры и алгоритмов в целевой области</p> <p>Языки верификации аппаратуры</p> <p>Объектно-ориентированный подход в создании тестов и тестовых окружений СФ-блоков и ИС</p> <p>Способы создания моделей устройств на уровне транзакций с использованием языков верификации аппаратуры</p> <p>Высокоуровневые языки программирования</p> <p>Применение методов моделирования в исследованиях и проектировании</p> <p>Конструкторская документация</p> <p>Проектная документация</p>					
Другие характеристики	-					

## 3.4.3. Трудовая функция

Наименование	Разработка сред верификации для модели ИС и СФ-блоков	Код	D/03.7	Уровень (подуровень) квалификации	7
--------------	---	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта
	Трудовые действия	<p>Подготовка тестовых окружений для смешанного моделирования и модели аналоговых блоков на специализированных языках описания аналоговых блоков, в случае верификации блоков, имеющих аналоговую часть</p> <p>Сборка тестовых окружений из верификационных компонентов и эталонных моделей, если необходимо, создание дополнительного верификационного компонента и кода</p> <p>Выполнение работ по обеспечению взаимодействия тестового окружения со сторонним ПО</p> <p>Разработка средств управления тестовыми окружениями и базового набора примитивов для разработки тестов</p> <p>Разработка средств запуска тестов и анализа их результатов</p> <p>Отладка тестовых окружений</p> <p>Уточнение описания сред верификации и тестовых окружений</p>			
Необходимые умения	<p>Разрабатывать среды верификации</p> <p>Определять особенности и обеспечивать взаимодействие стороннего ПО, тестового окружения и САПР для функциональной верификации</p> <p>Автоматизировать этапы разработки, запуска и анализа результатов тестов</p> <p>Использовать целевые САПР</p> <p>Искать решения технических проблем в разнородных источниках информации</p> <p>Читать техническую документацию</p>				
Необходимые знания	<p>Разрабатывать документацию в соответствии со стандартом предприятия</p> <p>Особенности ИС, содержащих несколько доменов тактового сигнала и несколько доменов питания</p> <p>Типовые архитектуры и состав СнК</p> <p>Основные принципы организации внутрикристальной коммутации и магистралей в СнК</p> <p>Стандарты и интерфейсы</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Особенности взаимодействия блоков в составе СнК</p> <p>Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)</p> <p>САПР для смешанного цифро-аналогового моделирования</p> <p>Интерфейсные средства целевых САПР</p> <p>Архитектура, входные языки и средства диалогового взаимодействия целевых САПР</p> <p>Методики верификации СФ-блоков и ИС</p> <p>Методики верификации сложных систем</p> <p>Синтаксический и семантический анализ</p> <p>Структура и основные характеристики верификационных компонентов</p>				

Структуры сред верификации СФ-блоков и ИС  
 Метрики оценки качества тестов  
 Автоматизация верификации и отладки  
 Английский язык на уровне чтения и перевода технической документации  
 Теория вероятности, теория автоматов, необходимые для грамотного создания случайных тестов и анализа их полноценности  
 Управляемость и наблюдаемость, способы их повышения  
 Методы и алгоритмы ЦОС  
 Языки верификации аппаратуры  
 Объектно-ориентированный подход в создании тестов и тестовых окружений СФ-блоков и ИС  
 Способы создания верификационных компонентов с использованием языков верификации аппаратуры  
 Скриптовые языки  
 Высокоуровневые языки программирования  
 Правила создания программного кода для повторного использования и программных библиотек  
 САПР и языки для описания и отладки алгоритмов  
 Визуальное программирование  
 Конструкторская документация  
 Проектная документация

Другие  
 характеристики

#### 3.4.4. Трудовая функция

Наименование	Сопровождение процесса создания программного прототипа ИС	Код	D/04.7	Уровень (подуровень) квалификации	7
--------------	---	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Заемствовано из оригинала		
				Код оригинала	Регистрационный номер профессионального стандарта

Трудовые действия	Определять круг задач, для решения которых необходим программный прототип ИС
	Разрабатывать требования к программному прототипу ИС
	Разрабатывать элементы программного прототипа ИС
	Запускать программы и тесты на программном прототипе, анализирует причины сбоев и ошибок
	Разрабатывать средства запуска тестов и программ с использованием программного прототипа ИС
Необходимые умения	Анализировать круг задач, для решения которых необходим программный прототип
	Запускать программное обеспечение на программном прототипе ИС
	Создавать инфраструктуру для запуска функциональных тестов и прикладного ПО на программном прототипе
	Использовать инструментальные средства для разработки и отладки программ для систем на кристалле
	Разрабатывать документацию в соответствии со стандартом предприятия
Необходимые знания	Стандартные, полузаказные и заказные БИС/СБИС, СнК
	Маршрут разработки и верификации

	Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров Типовые архитектуры и состав СнК Основные принципы организации внутрикристалльной коммутации и магистралей в СнК. Стандарты и интерфейсы Шины и интерфейсы периферийных устройств Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств) Особенности взаимодействия блоков в составе СнК Анализ эффективности аппаратной реализации СФ-блоков и СнК в целом Встраиваемые ОС и ОС реального времени Инсталляция и конфигурирование ОС, начальная загрузка Инсталляция и конфигурирование ОС, начальная загрузка Требования к программному прототипу Особенности интерфейсов взаимодействия программных модулей в составе программного прототипа СнК Английский язык на уровне чтения и перевода технической документации Особенности аппаратуры и алгоритмов в целевой области Языки верификации аппаратуры Скриптовые языки Высокоуровневые языки программирования Языки программирования для встраиваемых систем Языки ассемблера процессорных ядер общего назначения, процессорных ядер ЦОС, специализированных процессорных ядер Особенности разработки ПО для встраиваемых систем Применение методов моделирования в исследованиях и проектировании Конструкторская документация Проектная документация
Другие характеристики	-

### 3.4.5. Трудовая функция

Наименование	Сопровождение процесса создания аппаратного прототипа ИС		Код	D/05.7	Уровень (подуровень) квалификации	7
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала		Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	<p>Определение круга задач, для решения которых необходим аппаратный прототип ИС</p> <p>Определение состава аппаратной оснастки, необходимого для выполнения поставленных задач с использованием аппаратного прототипа</p> <p>Разработка требований к аппаратной составляющей прототипа системы</p> <p>Конфигурирование и настройка аппаратного прототипа системы</p> <p>Настройка средств запуска тестов и программ на аппаратном прототипе ИС</p> <p>Отладка конфигурирующей составляющей аппаратного прототипа и выявление недочетов в аппаратной составляющей прототипа</p>					

Необходимые умения	<p>Анализировать круг задач, для решения которых необходим аппаратный прототип и выработать требования к аппаратному прототипу</p> <p>Анализировать номенклатуру средств прототипирования и периферийных устройств</p> <p>Выбирать подходящие для решения задачи прототипирования конкретного проекта ИС</p> <p>Запускать программное обеспечение на аппаратном прототипе ИС</p> <p>Работать с проектами, базирующимися на программируемых логических интегральных схемах (ПЛИС)</p> <p>Создавать инфраструктуру для запуска функциональных тестов и прикладного ПО на аппаратном прототипе</p> <p>Использовать инструментальные средства для разработки и отладки программ для систем на кристалле</p> <p>Разрабатывать документацию в соответствии со стандартом предприятия</p>
Необходимые знания	<p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Маршрут разработки и верификации</p> <p>БИС/СБИС с программируемой и репрограммируемой структурой</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СнК</p> <p>Основные принципы организации внутрикристалльной коммутации и магистралей в СнК</p> <p>Стандарты и интерфейсы</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Особенности взаимодействия блоков в составе СнК</p> <p>Анализ эффективности аппаратной реализации СФ-блоков и СнК в целом</p> <p>Встраиваемые ОС и ОС реального времени</p> <p>Инсталляция и конфигурирование ОС, начальная загрузка</p> <p>САПР для работы с БИС/СБИС с программируемой и репрограммируемой структурой</p> <p>Требования к аппаратному прототипу</p> <p>Английский язык на уровне чтения и перевода технической документации</p> <p>Особенности аппаратуры и алгоритмов в целевой области</p> <p>Скриптовые языки</p> <p>Высокоуровневые языки программирования</p> <p>Языки программирования для встраиваемых систем</p> <p>Языки ассемблера процессорных ядер общего назначения, процессорных ядер ЦОС, специализированных процессорных ядер</p> <p>Особенности разработки ПО для встраиваемых систем</p> <p>Конструкторская документация</p> <p>Проектная документация</p>
Другие характеристики	-

## 3.5. Обобщенная трудовая функция

Наименование	Разработка и внедрение методов верификации СФ-блоков и ИС		Код	Е	Уровень квалификации	8
Происхождение обобщенной трудовой функции	Оригинал	X	Займствовано из оригинала			
				Код оригинала	Регистрационный номер профессионального стандарта	
Возможные наименования должностей	Старший научный сотрудник (в области верификации) Ведущий инженер-программист (ведущий инженер-верификатор интегральных схем, ведущий специалист по функциональной верификации ИС)					
Требования к образованию и обучению	Высшее образование – магистратура Область – электроника и нанoeлектроника					
Требования к опыту практической работы	Не менее пяти лет Опыт научно-исследовательской деятельности, подтвержденный наличием степени кандидата технических наук					
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке					

## Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроники, инженеры по связи и приборостроению
ОКСО	210100	Электроника и микроэлектроника
	230100	Информатика и вычислительная техника

## 3.5.1. Трудовая функция

Наименование	Разработка маршрута функциональной верификации СФ-блоков и ИС		Код	Е/01.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала			
				Код оригинала	Регистрационный номер профессионального стандарта	

Трудовые действия	Анализ опыта верификации и типовых ошибок, обнаруживаемых в СФ-блоках и ИС заданного типа					
	Анализ ключевых особенностей перспективных СФ-блоков и ИС заданного типа и определение ключевых моментов стратегии проверки данных					



Необходимые умения	<p>особенностей</p> <p>Исследование всех существующих методологий и подходов к верификации СФ-блоков и ИС заданного типа</p> <p>Исследование и анализ всех существующих САПР, пригодных для верификации СФ-блоков и ИС заданного типа</p> <p>Выбор САПР и методологий верификации СФ-блоков и ИС заданного типа из известных, известных, с собственными дополнениями, либо полностью собственной разработки (с обоснованием причин необходимости отхода от известных подходов)</p> <p>Определение основных этапов верификации СФ-блоков и ИС и критерии оценки качества верификации</p> <p>Оценивать уровень применяемых на предприятии методик и средств верификации</p> <p>Анализировать информацию о новейших средствах и методиках верификации</p> <p>Готовить аналитические материалы по состоянию средств верификации, имеющего место в отрасли</p> <p>Автоматизировать этапы разработки, запуска и анализа результатов тестов</p> <p>Изучать новые методики и средства верификации</p> <p>Анализировать, систематизировать и обобщать научно-техническую информацию</p> <p>Осуществлять библиографический поиск с использованием современных информационных технологий</p> <p>Выбирать оптимальный метод верификации</p>
Необходимые знания	<p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Маршрут разработки и верификации</p> <p>Особенности ИС, содержащих несколько доменов тактового сигнала и несколько доменов питания</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СнК</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Встраиваемые ОС и ОС реального времени</p> <p>Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)</p> <p>Особенности и сравнительные характеристики всех основных целевых продуктов САПР</p> <p>САПР для смешанного цифро-аналогового моделирования</p> <p>Интерфейсные средства целевых САПР</p> <p>Методы и методологии верификации СФ-блоков и ИС</p> <p>Методы и методологии верификации сложных систем</p> <p>Методики верификации СФ-блоков и ИС</p> <p>Методики верификации сложных систем</p> <p>Верификация, тестирование и отладка программных систем</p> <p>Синтаксический и семантический анализ</p> <p>Типовые ошибки в интерфейсной аппаратуре, коммутационной логике, вгчислительных ядрах, подсистеме памяти и особенности проявления таких ошибок</p> <p>Структура и основные характеристики верификационных компонентов</p> <p>Структуры сред верификации СФ-блоков и ИС</p> <p>Метрики оценки качества тестов</p>

	<p>Автоматизация верификации и отладки</p> <p>Современный уровень развития средств и методов верификации</p> <p>Современные и перспективные методики верификации</p> <p>Опубликованные методологии верификации</p> <p>Английский язык, чтение технической документации и деловой переписки, желательно разговорный</p> <p>Управляемость и наблюдаемость, способы их повышения</p> <p>Языки верификации аппаратуры</p> <p>Объектно-ориентированный подход в создании тестов и тестовых окружений СФ-блоков и ИС</p> <p>Способы создания моделей устройств на уровне транзакций с использованием языков верификации аппаратуры</p> <p>Способы создания верификационных компонентов с использованием языков верификации аппаратуры</p> <p>Скриптовые языки</p> <p>Высокоуровневые языки программирования</p> <p>Создание модульных программ, элементы теории модульного программирования, объектно-ориентированное проектирование и программирование</p>
Другие характеристики	-

### 3.5.2. Трудовая функция

Наименование	Проведение регулярного анализа полноценности и эффективности этапов существующего маршрута верификации	Код	Е/02.8	Уровень (подуровень) квалификации	8			
Происхождение трудовой функции	<table border="1"> <tr> <td>Оригинал</td> <td>X</td> <td>Займствовано из оригинала</td> </tr> </table>	Оригинал	X	Займствовано из оригинала	Код оригинала		Регистрационный номер профессионального стандарта	
Оригинал	X	Займствовано из оригинала						
Трудовые действия	<p>Анализ эффективности существующего маршрута верификации, выявление этапов, требующих автоматизации, анализ новых методик и САПР, оценка выгоды от их внедрения и трудоемкости внедрения</p> <p>Анализ статистики по времени, затрачиваемому на верификацию и числу пропущенных ошибок в проектах после внедрения новых методик верификации, сравнение с соответствующими параметрами до внедрения данных методик</p> <p>На основе проведенного анализа выбор предложений по дальнейшим направлениям развития маршрута верификации</p> <p>Проверить соблюдение на предприятии утвержденных методик верификации</p> <p>Оценить эффективность существующего маршрута верификации</p> <p>Сформулировать предложения по корректирующим мероприятиям</p>							
Необходимые умения	<p>Методики верификации, применяемые на предприятии</p> <p>Современные и перспективные методики верификации</p> <p>Порядок проведения корректирующих мероприятий</p> <p>Методы анализа статистических данных</p>							
Необходимые знания	<p>Методики верификации, применяемые на предприятии</p> <p>Современные и перспективные методики верификации</p> <p>Порядок проведения корректирующих мероприятий</p> <p>Методы анализа статистических данных</p>							
Другие характеристики	-							

## 3.5.3. Трудовая функция

Наименование	Разработка стратегии и методологии верификации конкретных ИС и СФ-блоков			Код	Е/03.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Заимствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта		
Трудовые действия	<p>Изучение спецификации на стандарты, для реализации которых разрабатывается СФ-блок</p> <p>Осуществление взаимодействия с разработчиками ИС</p> <p>Определение всех ключевых вариантов использования СФ-блока: способы интеграции в систему, варианты подключения к периферийным устройствам (для периферийных СФ-блоков), сценарии исполнения целевого ПО, использующего аппаратуру СФ-блоков</p> <p>Уточнение особенностей использования ИС, исследование всех стандартных способов использования ИС, взаимодействуя, в том числе, с потребителями ИС – системными интеграторами</p> <p>Определение основных сценариев верификации СФ-блока или ИС</p> <p>Анализ спецификации СФ-блока или ИС и выявление критических мест в архитектуре блока, и обозначение крайних случаев для тестовых сценариев</p> <p>Определение основных и второстепенных моментов в стратегии верификации СФ-блока</p>						
Необходимые умения	<p>Выявлять ключевые особенности в архитектуре проекта и определять способы их проверки</p> <p>Выбирать методики верификации ИС и СФ-блоков, позволяющие наиболее полно и с меньшими трудозатратами проверить проект</p> <p>Ранжировать особенности и проблемы проекта</p> <p>Разрабатывать документацию в соответствии со стандартом предприятия</p>						
Необходимые знания	<p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Маршрут разработки и верификации</p> <p>Особенности ИС, содержащих несколько доменов тактового сигнала и несколько доменов питания</p> <p>Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров</p> <p>Типовые архитектуры и состав СнК</p> <p>Основные принципы организации внутрикристалльной коммутации и магистралей в СнК</p> <p>Стандарты и интерфейсы</p> <p>Шины и интерфейсы периферийных устройств</p> <p>Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств)</p> <p>Типовые периферийные устройства, используемые совместно с СнК в конечных системах</p> <p>Особенности взаимодействия блоков в составе СнК</p> <p>Анализ эффективности аппаратной реализации СФ-блоков и СнК в целом</p> <p>Методы и методологии верификации СФ-блоков и ИС</p> <p>Методы и методологии верификации сложных систем</p> <p>Методики верификации СФ-блоков и ИС</p> <p>Методики верификации сложных систем</p>						

	Типовые ошибки в интерфейсной аппаратуре, коммутационной логике, вычислительных ядрах, подсистеме памяти и особенности проявления таких ошибок
	Английский язык на уровне чтения и перевода технической документации
	Элементы теории сложных систем
	Теория систем и системный анализ
	Методы и алгоритмы ЦОС
	Методики верификации сложных систем
Другие характеристики	-

### 3.6. Обобщенная трудовая функция

Наименование	Разработка и внедрение методов тестирования и исследования СФ-блоков и ИС	Код	F	Уровень квалификации	8
--------------	---	-----	---	----------------------	---

Происхождение обобщенной трудовой функции	Оригинал	X	Займствовано из оригинала		
				Код оригинала	Регистрационный номер профессионального стандарта

Возможные наименования должностей	Ведущий инженер-тестировщик Ведущий инженер-программист (ведущий инженер – тестировщик интегральных схем, ведущий специалист по тестированию ИС)
-----------------------------------	---

Требования к образованию и обучению	Высшее образование – магистратура Область – электроника и нанoeлектроника Наличие степени кандидата технических наук
Требования к опыту практической работы	Не менее пяти лет
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке

#### Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроника, инженеры по связи и приборостроению
ОКСО	210100	Электроника и нанoeлектроника
	230100	Информатика и вычислительная техника

## 3.6.1. Трудовая функция

Наименование	Выработка требований к средствам тестирования и диагностики, закладываемых в проект ИС		Код	F/01.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	<p>Анализ архитектуры ИС с точки зрения задачи тестирования всех составляющих ее блоков и связей между ними</p> <p>Анализ доступных методов и средств, встраиваемых в ИС в целях самодиагностики и тестирования с точки зрения полноты и скорости тестирования будущих кристаллов ИС текущего проекта</p> <p>Анализ возможностей измерительного оборудования с точки зрения поддержки средств самодиагностики и тестирования, встроенных в ИС</p> <p>Формулирование списка требований к номенклатуре необходимых средств самодиагностики и тестирования, встроенных в ИС и к измерительной аппаратуре</p>					
Необходимые умения	<p>Работать с проектной документацией</p> <p>Работать со спецификацией СнК</p> <p>Работать с документацией современного измерительного оборудования</p> <p>Оценивать влияние элементов измерительной оснастки на результаты измерений</p>					
Необходимые знания	<p>Архитектура СнК, методы инициализации СФ-блоков</p> <p>Методики измерения</p> <p>Специфика измерений блоков в составе выпускаемых СнК</p> <p>Управляемость и наблюдаемость, способы их повышения</p> <p>Средства отладки и диагностики ИС</p> <p>Средства самодиагностики ИС</p> <p>Методы построения контролепригодных ИС</p> <p>Контролепригодные БИС и СБИС</p>					
Другие характеристики	-					

## 3.6.2. Трудовая функция

Наименование	Выработка требований к аппаратным средствам для исследования и отбраковки ИС		Код	F/02.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	Анализ особенностей проекта ИС и технологии, по которой она будет изготавливаться					

	Анализ перечня периферийных интерфейсов, режимов их работы и номенклатуры допустимых периферийных устройств Выработка требований к программной и аппаратной частям тестовой оснастки для отбраковки ИС и проведения постпроизводственной верификации
Необходимые умения	Выбирать методы диагностирования Работать с проектной документацией Работать с документацией современного измерительного оборудования
Необходимые знания	Специализированное ПО для управления измерительным оборудованием с помощью виртуальных приборов Методы согласования электрических цепей Методы измерения электрических параметров Методы диагностирования
Другие характеристики	-

### 3.6.3. Трудовая функция

Наименование	Разработка методик тестирования (измерение параметров и функциональный контроль) для ИС и составляющих ее СФ-блоков		Код	F/03.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	Изучение современных методик измерения параметров ИС Анализ номенклатуры современного измерительного оборудования Анализ возможностей измерительного оборудования и методы взаимодействия с тестируемой СнК Анализ состава выпускаемых предприятием СнК Разработка предложений по внедрению или модификации этапов измерения и методик оценки полученных результатов измерений					
Необходимые умения	Работать с проектной документацией Работать с документацией современного измерительного оборудования					
Необходимые знания	Архитектура СнК Методы инициализации СФ-блоков Специализированное ПО для управления измерительным оборудованием с помощью виртуальных приборов Методы согласования электрических цепей Методы измерения электрических параметров					
Другие характеристики	-					

## 3.6.4. Трудовая функция

Наименование	Разработка требований к измерительной оснастке для автоматизированного измерительного оборудования		Код	F/04.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Заемствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	Анализ состава выпускаемых предприятием СнК Определение перечня режимов функционирования ИС Анализ особенностей тестирования блоков выпускаемых СнК Анализ режимов и условий тестирования СнК Формулировка требований к измерительной оснастке для ИС					
Необходимые умения	Работать с проектной документацией					
Необходимые знания	Работать с документацией современного измерительного оборудования					
Другие характеристики	Методы согласования электрических цепей Методы измерения электрических параметров					

## 3.7. Обобщенная трудовая функция

Наименование	Руководство деятельностью инженеров-верификаторов		Код	G	Уровень квалификации	8
Происхождение обобщенной трудовой функции	Оригинал	X	Заемствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Возможные наименования должностей	Главный специалист Руководитель группы верификаторов (главный специалист по функциональной верификации ИС, руководитель группы функциональной верификации)					
Требования к образованию и обучению	Высшее образование – магистратура Область – электроника и наноэлектроника Наличие степени кандидата технических наук					
Требования к опыту практической работы	Не менее десяти лет					
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке					

## Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроники, инженеры по связи и приборостроению
ОКСО	210100	Электроника и микросистемная техника
	230100	Информатика и вычислительная техника

## 3.7.1. Трудовая функция

Наименование	Подготовка исполнителей к работе с существующими средами верификации в рамках принятого маршрута	Код	G/01.8	Уровень (подуровень) квалификации	8
--------------	--	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия	Обучение исполнителей работе на существующих примерах сред верификации и тестов Оценка правильности действий исполнителей при разработке элементов сред верификации и тестов При отклонении – показ правильного решения				
Необходимые умения	Показывать примеры реализации методик верификации для частных случаев СФ-блоков Формулировать задачи Оказывать помощь в изучении методик и средств верификации и документации				
Необходимые знания	Стандартные, полузаказные и заказные БИС/СБИС, СнК Маршрут разработки и верификации Архитектура, особенности программирования и применение микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров Типовые архитектуры и состав СнК Встраиваемые ОС и ОС реального времени Методы и методологии верификации СФ-блоков и ИС Методы и методологии верификации сложных систем Типовые ошибки в интерфейсной аппаратуре, коммутационной логике, вычислительных ядрах, подсистеме памяти и особенности проявления таких ошибок Структура и основные характеристики верификационных компонентов Структуры сред верификации СФ-блоков и ИС Метрики оценки качества тестов Языки верификации аппаратуры Объектно-ориентированный подход в создании тестов и тестовых окружений СФ-блоков и ИС Способы создания моделей устройств на уровне транзакций с использованием языков верификации аппаратуры Способы создания верификационных компонентов с использованием языков				



	верификации аппаратуры Языки описания аппаратуры Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры) Особенности и сравнительные характеристики всех основных целевых продуктов САПР Скриптовые языки Высокоуровневые языки программирования Языки программирования для встраиваемых систем Основы управления персоналом, основы организации эффективного взаимодействия и деловых коммуникаций в коллективе Основы трудового законодательства Способы планирования и распределения работ Квалификация и функциональные обязанности подчиненных, должностные инструкции Квалификационные требования по каждому виду работ Индивидуальные особенности подчиненных -
Другие характеристики	

### 3.7.2. Трудовая функция

Наименование	Планирование, организация и контроль деятельности подчиненных	Код : G/02.8	Уровень (подуровень) квалификации	8
--------------	---	--------------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта
	Трудовые действия				
Необходимые умения					
Необходимые знания					

	<p>Стандарты и интерфейсы</p> <p>Встраиваемые ОС и ОС реального времени</p> <p>Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)</p> <p>Особенности и сравнительные характеристики всех основных целевых продуктов САПР</p> <p>Структура и основные характеристики верификационных компонентов</p> <p>Языки верификации аппаратуры</p> <p>Языки описания аппаратуры</p> <p>Высокоуровневые языки программирования</p> <p>Языки программирования для встраиваемых систем</p> <p>Трудоёмкость верификации различных типов ИС и СФ-блоков</p> <p>Основы управления персоналом</p> <p>Основы организации эффективного взаимодействия и деловых коммуникаций в коллективе</p> <p>Основы трудового законодательства</p> <p>Способы планирования и распределения работ</p> <p>Квалификацию и функциональные обязанности подчиненных, должностные инструкции</p> <p>Квалификационные требования по каждому виду работ</p> <p>Индивидуальные особенности подчиненных</p> <p>Основы управления коллективом</p> <p>Экспертные системы, составные части экспертной системы, база знаний</p>
Другие характеристики	-

### 3.7.3. Трудовая функция

Наименование	Контроль полноценности верификационных планов и сред верификации ИС и СФ-блоков		Код	G/03.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала			
			Код оригинала		Регистрационный номер профессионального стандарта	
Трудовые действия	<p>Анализ верификационных планов, документации на среды верификации, тестовые окружения и тесты для СФ-блоков и ИС</p> <p>Проведение регулярных совещаний, на которых обсуждаются верификационные планы, состав и возможности сред верификации</p> <p>Определение узких мест и недочетов в верификационных планах и средах верификации, путей устранения недочетов</p>					
Необходимые умения	<p>Читать техническую документацию</p> <p>Выявлять критические места в верификационных планах</p> <p>Организовывать совещания</p> <p>Анализировать трудоёмкость каждого действия, указанного в верификационном плане</p>					
Необходимые знания	<p>Стандартные, полузаказные и заказные БИС/СБИС, СнК</p> <p>Маршрут разработки и верификации</p> <p>Особенности ИС, содержащих несколько доменов тактового сигнала и несколько доменов питания</p> <p>Архитектура, особенности программирования и применение</p>					

	микропроцессоров общего назначения, специализированных микропроцессоров и микроконтроллеров Типовые архитектуры и состав СнК Основные принципы организации внутрикристалльной коммутации и магистралей в СнК Стандарты и интерфейсы Шины и интерфейсы периферийных устройств Контроллеры периферийных устройств (аппаратные и программные средства управления работой периферийных устройств) Типовые периферийные устройства, используемые совместно с СнК в конечных системах Особенности взаимодействия блоков в составе СнК Анализ эффективности аппаратной реализации СФ-блоков и СнК в целом Английский язык – чтение технической документации, переписка, разговор Современный уровень развития средств верификации Опубликованные методологии верификации Языки описания аппаратуры Методы и методики верификации сложных систем Структуры сред верификации СФ-блоков и ИС Все целевые САПР
Другие характеристики	-

### 3.7.4. Трудовая функция

Наименование	Контроль результатов процесса верификации ИС и СФ-блоков		Код	G/04.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Заемствовано из оригинала			
			Код оригинала		Регистрационный номер профессионального стандарта	
Трудовые действия	Контроль результатов верификации СФ-блоков Анализ соответствия текущего уровня завершенности верификации СФ-блоков Выявление и разрешение проблемных и конфликтных ситуаций, возникших в процессе верификации СФ-блоков Определение момента окончания процесса верификации СФ-блоков					
Необходимые умения	Использовать инструментальные средства для разработки и отладки программ для систем на кристалле Проводить анализ качества тестов Систематизировать и ранжировать ошибки в тестах и аппаратуре Определять степень завершенности процесса верификации ИС или СФ-блока Работать с системой отслеживания ошибок					
Необходимые знания	Методы верификации Метрики, используемые для оценки качества тестов Экспертные системы, составные части экспертной системы, база знаний					
Другие характеристики	-					

## 3.7.5. Трудовая функция

Наименование	Разработка предложений и формирование планов закупки предприятием аппаратных и программных средств верификации ИС и СФ-блоков		Код	G/05.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	<p>Анализ предлагаемых разработчиками САПР средств моделирования и верификации, а также верификационных компонентов и аппаратных средств верификации и прототипирования, представляющие интерес для предприятия</p> <p>Разработка предложений по оптимизации закупок предприятием средств моделирования и верификации</p> <p>Формирование планов закупки предприятием средств моделирования и верификации</p>					
Необходимые умения	<p>Анализировать потребности предприятия в средствах верификации и их предложения на рынке</p> <p>Осуществлять выбор средств вычислительной техники, средств программирования и их применения для эффективной реализации аппаратно-программных комплексов</p> <p>Разрабатывать предложения по закупкам предприятием программных и аппаратных средств верификации и САПР</p>					
Необходимые знания	<p>Английский язык – чтение технической документации, переписка, разговор</p> <p>Методологии верификации</p> <p>Структура сред верификации ИС и СФ-блоков</p> <p>Верификационные компоненты, предлагаемые на рынке</p> <p>Целевые САПР (моделирование и формальная верификация моделей схем, написанных на языках описания аппаратуры)</p> <p>Особенности и сравнительные характеристики всех основных целевых продуктов САПР</p> <p>САПР для смешанного цифро-аналогового моделирования</p>					
Другие характеристики	-					

## 3.8. Обобщенная трудовая функция

Наименование	Руководство деятельностью инженеров-тестировщиков		Код	Н	Уровень квалификации	8
Происхождение обобщенной трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Возможные наименования	<p>Главный специалист</p> <p>Руководитель группы тестировщиков (главный специалист по</p>					

должностей	тестированию ИС, руководитель группы тестирования)
Требования к образованию и обучению	Высшее образование – магистратура Область – Электроника и микроэлектроника Наличие степени кандидата технических наук
Требования к опыту практической работы	Не менее десяти лет
Особые условия допуска к работе	Прохождение обязательных предварительных (при поступлении на работу) и периодических медицинских осмотров (обследований), а также внеочередных медицинских осмотров (обследований) в установленном законодательством порядке

## Дополнительные характеристики

Наименование документа	Код	Наименование базовой группы, должности, профессии или специальности
ОКЗ	2132	Программисты
	2144	Инженеры-электроники, инженеры по связи и приборостроению
ОКСО	210100	Электроника и наноэлектроника
	230100	Информатика и вычислительная техника

## 3.8.1. Трудовая функция

Наименование	Планирование, организация и контроль деятельности подчиненных	Код	Н/01.8	Уровень (подуровень) квалификации	8
--------------	---	-----	--------	-----------------------------------	---

Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта
Трудовые действия					Определение квалификационных требований к исполнителям для каждой технологической операции
					Организация изучения технологических схем и выполнения плановых работ подчиненными
					Проведение производственных совещаний и оценка действий подчиненных по итогам работ
					Анализ хода работ и индивидуальных трудовых действий инженеров-тестировщиков низкой квалификации
					Проведение периодической оценки результатов деятельности
Необходимые умения					Организовывать взаимодействие в группе инженеров
					Работать с проектной документацией
					Создать и поддерживать рабочую атмосферу в коллективе
Необходимые знания					Архитектура СнК, методы инициализации СФ-блоков
					Методы тестирования СнК
Другие характеристики					Трудоёмкость каждого этапа подготовки к тестированию СФ-блока и СнК в целом
					Основы управления коллективом
					-

## 3.8.2. Трудовая функция

Наименование	Подготовка исполнителей к работе с существующими средами тестирования в рамках принятого маршрута		Код	H/02.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	Обучение исполнителей работе на существующих примерах сред верификации и тестов Оценка правильности действий исполнителей при разработке элементов сред верификации и тестов При отклонении – показ правильного решения					
Необходимые умения	Организовывать взаимодействие в группе инженеров Работать с проектной документацией					
Необходимые знания	Анализировать правильность полученных результатов Языки программирования Инструментальные средства разработки и отладки программ САПР для моделирования и формальной верификации моделей схем, написанных на языках описания аппаратуры					
Другие характеристики	Специализированное ПО, поставляемое с измерительным оборудованием -					

## 3.8.3. Трудовая функция

Наименование	Контроль разработки, наладки и оценки влияния измерительной оснастки на измеряемые параметры		Код	H/03.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала	Код оригинала	Регистрационный номер профессионального стандарта	
Трудовые действия	Анализ предложенных подчиненными решений, качества проработки материала и полноты проведенных исследований Анализ проекта измерительной оснастки с точки зрения влияния на измеряемые параметры Подготовка указаний по коррекции проекта					
Необходимые умения	Работать с проектной документацией Анализировать правильность полученных результатов Оценивать влияние элементов измерительной оснастки на результаты измерений					
Необходимые знания	Архитектура СнК, методы инициализации СФ-блоков Методы измерения электрических параметров Методы согласования электрических цепей					

Другие  
характеристики

### 3.8.4. Трудовая функция

Наименование	Планирование, организация и контроль взаимодействия с разработчиками ИС, верификаторами ИС и программистами		Код	Н/04.8	Уровень (подуровень) квалификации	8
Происхождение трудовой функции	Оригинал	X	Займствовано из оригинала			
			Код оригинала	Регистрационный номер профессионального стандарта		
Трудовые действия	Проведение регулярных совещаний тестировщиков и верификаторов, целью которых является обеспечения понимания особенностей тестирования блока и уточнение набора тестов для отбраковки и исследований					
Необходимые умения	Утверждение набора тестов для отбраковки					
	Формирование последовательности проведения тестов					
Необходимые знания	Организовывать взаимодействие в группе инженеров					
	Работать с проектной документацией					
	Анализировать правильность полученных результатов					
Другие характеристики	Оценивать влияние элементов измерительной оснастки на результаты измерений					
	Архитектуры СнК					
	Методы инициализации СФ-блоков					
	Специализированное ПО, поставляемое с измерительным оборудованием					
	Методы измерения электрических параметров					

## IV. Сведения об организациях – разработчиках профессионального стандарта

### 4.1. Ответственная организация-разработчик

Фонд инфраструктурных и образовательных программ (РОСНАНО), город Москва	
Генеральный директор	Свинаренко Андрей Геннадьевич

### 4.2. Наименования организаций-разработчиков

1	НИУ МИЭТ, город Москва
2	ГНУ «Объединенный институт проблем информатики Национальной академии наук Беларуси», Республика Беларусь, город Минск
3	ЗАО «ПКК Миландр», город Москва

4	ЗАО «Элвис-Неотек», город Москва
5	ОАО Научно-производственный центр «Электронные вычислительно-информационные системы», город Москва
6	АНО «Национальное агентство развития квалификаций», город Москва

<sup>1</sup> Общероссийский классификатор занятий

<sup>2</sup> Общероссийский классификатор видов экономической деятельности

<sup>3</sup> Приказ Минздравсоцразвития России от 12 апреля 2011 г. № 302н «Об утверждении перечней вредных и (или) опасных производственных факторов и работ, при выполнении которых проводятся обязательные предварительные и периодические медицинские осмотры (обследования), и Порядка проведения обязательных предварительных и периодических медицинских осмотров (обследований) работников, занятых на тяжелых работах и на работах с вредными и (или) опасными условиями труда» (зарегистрирован в Минюсте России 21 октября 2011 г., регистрационный № 22111), с изменением, внесенным приказом Минздрава России от 15 мая 2013 г. № 296н (зарегистрирован в Минюсте России 3 июля 2013 г., регистрационный № 28970)

<sup>4</sup> Общероссийский классификатор специальностей по образованию